



触控按键

**BS211C-1/BS212C-1/BS213C-1/BS214C-1
BS214C-2/BS216C-1/BS218C-2/BS218C-3**

版本: V1.10 日期: 2024-08-15

www.holtek.com

目录

特性	3
概述	3
选型表	4
引脚图	4
引脚说明	5
极限参数	7
直流电气特性	7
交流电气特性	8
串行接口电气特性	9
I ² C 接口电气特性	9
功能描述	9
介绍	9
选项表	10
工作模式	12
触控按键输出	12
串行接口	12
并行接口	14
I ² C 接口	14
最长按键持续时间	17
自动校准功能	17
抗电压波动功能	17
感度调整	17
应用电路	18
封装信息	24
6-pin SOT23-6 外形尺寸	25
8-pin SOP (150mil) 外形尺寸	26
10-pin MSOP 外形尺寸	27
16-pin NSOP (150mil) 外形尺寸	28

特性

- 工作电压：2.2V~5.5V
- 低待机电流
- 自动校准功能
- 可靠的触控按键检测
- 自动切换待机 / 工作模式
- 最长按键输出时间检测
- 具备抗电压波动功能
- Level Hold，可选高有效或低有效
- NMOS 输出内建上拉电阻 / CMOS 直接输出
- 支持串行和并行输出
- 外接电容调整感度
- 较少的外围组件

概述

BS21x 系列芯片具有 1~8 个触控按键，可用于检测外部触控按键上人手的触摸动作。该系列的芯片具有较高的集成度，仅需较少的外部组件便可实现触控按键的检测。

BS21x 系列提供了串行及并行输出功能，可方便与外部 MCU 之间的通信，实现设备安装及触控引脚监测目的。芯片内部采用特殊的集成电路，具有高电源电压抑制比，可减少按键检测错误的发生，此特性保证在不利环境条件的应用中芯片仍具有很高的可靠性。

此系列的触控芯片具有自动校准功能，低待机电流，抗电压波动等特性，为各种触控按键的应用提供了一种简单而又有效的实现方法。

选型表

该系列芯片特性大多都相同，BS218C-3 具有 I²C 功能，BS214C-2/BS218C-2 具串口功能，BS211C-1/BS212C-1/BS213C-1/BS214C-1/BS216C-1 具并行输出功能。同时 BS218C-3 可通过 I²C 设置 Option 和感度，BS216C-1/BS218C-2 则提供两个硬件 Option，增加应用上的弹性。

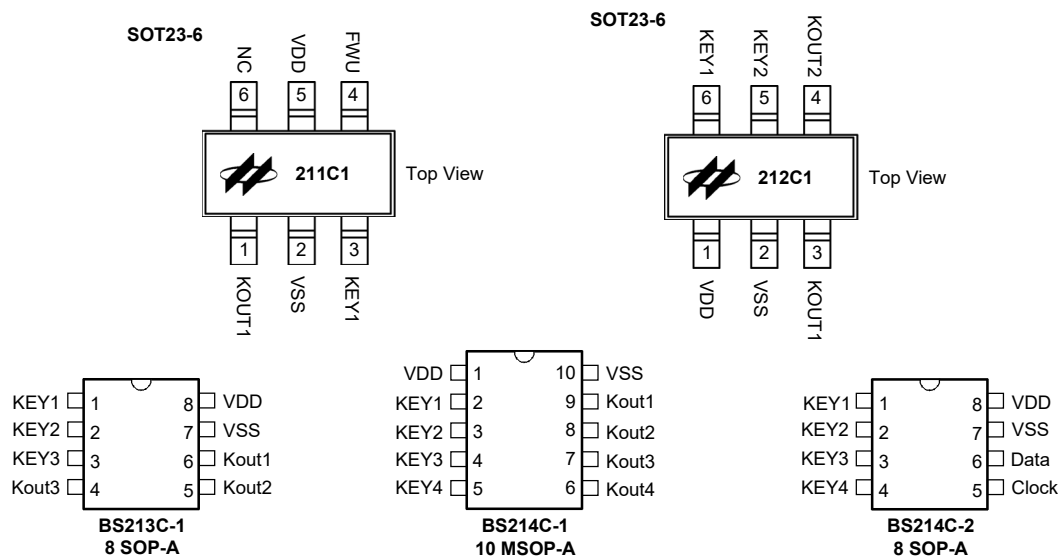
以下表格概述了各个芯片的主要特征。

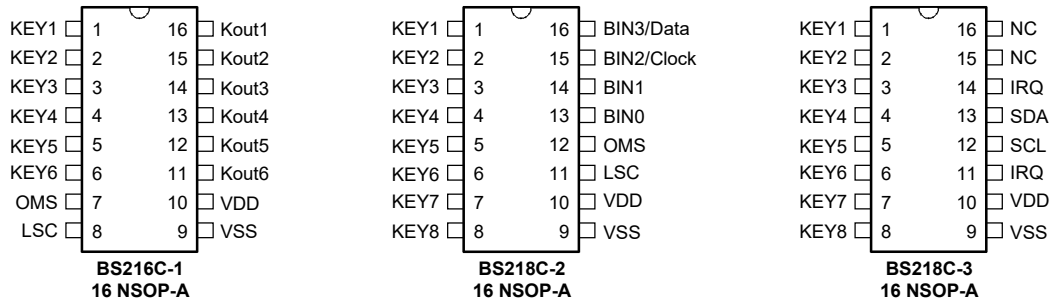
型号	触控按键个数	V _{DD}	待机电流 (V _{DD} =3V)		按键输出类型	封装形式
			单按键唤醒	任意键唤醒		
BS211C-1	1	2.2V~5.5V	—	4μA/2.5μA	低有效	SOT23-6
BS212C-1	2	2.2V~5.5V	—	3.5μA	低有效	SOT23-6
BS213C-1	3	2.2V~5.5V	—	4.0μA	低有效	8SOP
BS214C-1	4	2.2V~5.5V	—	5.0μA	低有效	10MSOP
BS214C-2	4	2.2V~5.5V	—	5.0μA	2 线串行模式	8SOP
BS216C-1	6	2.2V~5.5V	—	7.5μA/3.5μA*	低有效 / 高有效 *	16NSOP
BS218C-2	8	2.2V~5.5V	—	8.5μA/3.5μA*	2 线串行模式 / 4 线二进制并行模式 *	16NSOP
BS218C-3	8	2.2V~5.5V	3.5μA/2.5μA**	8.0μA/3.5μA**	I ² C	16NSOP

注：1. * 引脚设置选项。

2. ** 通过 I²C 接口设置选项。

引脚图





引脚说明

BS211C-1

引脚名称	输入 / 输出	说明
KEY	输入	触控按键输入口 (未使用的触控按键需接地)
KOUT	NMOS 输出	输出类型为 NMOS (内建上拉) 输出
VSS	—	地
VDD	—	电源电压
NC	—	未连接
FWU	输入	开路 = 一般省电 接地 = 快速唤醒

BS212C-1

引脚名称	输入 / 输出	说明
KEY1~KEY2	输入	触控按键输入口 (未使用的触控按键需接地)
KOUT1~KOUT2	NMOS 输出	输出类型为 NMOS (内建上拉) 输出
VSS	—	地
VDD	—	电源电压

BS213C-1

引脚名称	输入 / 输出	说明
KEY1~KEY3	输入	触控按键输入口 (未使用的触控按键需接地)
KOUT1~KOUT3	NMOS 输出	输出类型为 NMOS (内建上拉) 输出
VSS	—	地
VDD	—	电源电压

BS214C-1

引脚名称	输入 / 输出	说明
KEY1~KEY4	输入	触控按键输入口 (未使用的触控按键需接地)
KOUT1~KOUT4	NMOS 输出	输出类型为 NMOS (内建上拉) 输出
VSS	—	地
VDD	—	电源电压

BS214C-2

引脚名称	输入 / 输出	说明
KEY1~KEY4	输入	触控按键输入口 (未使用的触控按键需接地)
Clock	输入	2 线串行时钟输入 (内建上拉) 类型
Data	NMOS 输出	2 线串行数据 NMOS 输出 (内建上拉)
VSS	—	地
VDD	—	电源电压

BS216C-1

引脚名称	输入 / 输出	说明
KEY1~KEY6	输入	触控按键输入口 (未使用的触控按键需接地)
OMS	输入	输出模式选择 开路 = NMOS 输出 (低有效) 接地 = CMOS 直接输出 (高有效)
LSC	输入	省电模式选择 开路 = 一般省电 接地 = 更省电
KOUT1~KOUT6	NMOS 输出 CMOS 输出	OMS 开路 则输出类型为 NMOS (内建上拉) 输出 OMS 接地 则输出类型为 CMOS 直接输出
VSS	—	地
VDD	—	电源电压

BS218C-2

引脚名称	输入 / 输出	说明
KEY1~KEY8	输入	触控按键输入口 (未使用的触控按键需接地)
OMS	输入	输出模式选择 开路 = 2 线串行输出 接地 = 4 线二进制并行输出
LSC	输入	省电模式选择 开路 = 一般省电 接地 = 更省电
Clock	输入	OMS 开路, 2 线串口时钟输入 (内建上拉)
Data	NMOS 输出	串行数据 NMOS 输出 (内建上拉)
BIN3~BIN0	CMOS 输出	2 线串行输出或 4 线二进制并行输出
VSS	—	地
VDD	—	电源电压

BS218C-3

引脚名称	输入 / 输出	说明
KEY1~KEY8	输入	触控按键输入口 (未使用的触控按键需接地)
IRQ	输出	中断请求或唤醒功能, NMOS 输出 (内建上拉)
SCL	输入 / 输出	I ² C 时钟输入 / 输出
SDA	输入 / 输出	I ² C 数据输入 / 输出
VSS	—	地
VDD	—	电源电压
NC	—	未连接

极限参数

电源供应电压	$V_{SS}-0.3V \sim V_{SS}+6.5V$
储存温度	$-60^{\circ}C$ to $150^{\circ}C$
端口输入电压	$V_{SS}-0.3V \sim V_{DD} +0.3V$
工作温度	$-40^{\circ}C \sim 85^{\circ}C$
I_{OL} 总电流.....	80mA
I_{OH} 总电流	-80mA
总功耗	500mW

注：这里只强调额定功率，超过极限参数所规定的范围将对芯片造成损害，无法预期芯片在上述标示范围外的工作状态，而且若长期在标示范围外的条件下工作，可能影响芯片的可靠性。

直流电气特性

$T_a=25^{\circ}C$

符号	参数	测试条件		最小	典型	最大	单位
		V_{DD}	条件				
V_{DD}	工作电压	—	—	2.2	—	5.5	V
I_{DD}	工作电流 (BS211C-1/BS212C-1)	3V	无负载	—	0.6	0.9	mA
		5V		—	1.2	1.8	mA
	工作电流 (BS213C-1/BS214C-1/BS214C-2/ BS216C-1/BS218C-2/BS218C-3)	3V	无负载	—	1.2	1.8	mA
		5V		—	2.2	3.3	mA
I_{STB}	待机电流 (BS211C-1) ⁽¹⁾	3V	FWU 开路	—	2.5	—	μA
		5V		—	6.0	—	μA
		3V	FWU 接地	—	4.5	—	μA
		5V		—	10	—	μA
	待机电流 (BS212C-1) ⁽¹⁾	3V	无负载	—	3.5	—	μA
		5V		—	6.0	—	μA
	待机电流 (BS213C-1) ⁽¹⁾	3V	无负载	—	4.0	—	μA
		5V		—	8.0	—	μA
	待机电流 (BS214C-1) ⁽¹⁾	3V	无负载	—	5.0	—	μA
		5V		—	9.5	—	μA
	待机电流 (BS214C-2) ⁽¹⁾	3V	无负载	—	5.0	—	μA
		5V		—	9.5	—	μA
	待机电流 (BS216C-1) ⁽¹⁾ LSC= V_{SS} ⁽²⁾	3V	无负载	—	3.5	—	μA
		5V		—	5.5	—	μA
	待机电流 (BS218C-2) ⁽¹⁾ LSC= V_{SS} ⁽²⁾	3V	无负载	—	3.5	—	μA
		5V		—	6.0	—	μA
待机电流 (BS216C-1) ⁽¹⁾ LSC=Open ⁽²⁾	3V	无负载	—	7.5	—	μA	
	5V		—	15	—	μA	

符号	参数	测试条件		最小	典型	最大	单位	
		V _{DD}	条件					
I _{STB}	待机电流 (BS218C-2) ⁽¹⁾ LSC=Open ⁽²⁾	3V	无负载	—	8.5	—	μA	
		5V		—	16	—	μA	
	待机电流 (BS218C-3) ⁽¹⁾ LSC 使能 ⁽³⁾	单按键唤醒	3V	无负载	—	2.5	—	μA
			5V		—	3.0	—	μA
		任意键唤醒	3V		—	3.5	—	μA
			5V		—	6.0	—	μA
	待机电流 (BS218C-3) ⁽¹⁾ LSC 除能 ⁽³⁾	单按键唤醒	3V	无负载	—	3.5	—	μA
			5V		—	5.5	—	μA
		任意键唤醒	3V		—	8.0	—	μA
			5V		—	16	—	μA
V _{IL}	Clock/SCL/SDA 引脚低电平输入电压	5V	—	0	—	1.5	V	
		—	—	0	—	0.2V _{DD}	V	
V _{IH}	Clock/SCL/SDA 引脚高电平输入电压	5V	—	3.5	—	5.0	V	
		—	—	0.8V _{DD}	—	V _{DD}	V	
I _{OL}	Kout 灌电流 (CMOS) Data/SDA/SCL 灌电流 (NMOS)	3V	V _{OL} =0.1V _{DD}	15	30	—	mA	
		5V	V _{OL} =0.1V _{DD}	30	60	—	mA	
I _{OH}	Kout 源电流 (CMOS)	3V	V _{OH} =0.9V _{DD}	-4	-8	—	mA	
		5V	V _{OH} =0.9V _{DD}	-8	-16	—	mA	
R _{PH}	Clock/Kout/SDA/SCL/IRQ 引脚上拉电阻	3V	—	20	60	100	kΩ	
		5V	—	10	30	50	kΩ	

注：1. I_{STB} 指的是平均待机电流
2. 参考 OMS/LSC 选项表
3. 参考 I²C 选项表

交流电气特性

T_a=25°C

符号	参数	测试条件		最小	典型	最大	单位
		V _{DD}	条件				
t _{KRT}	按键响应时间 – 正常模式 BS211C-1/BS212C-1/ BS213C-1/BS214C-1/ BS214C-2/BS216C-1/ BS218C-2	—	—	40	60	80	ms
	按键响应时间 – 正常模式 BS218C-3	—	DEBOUNCE=1	40	60	80	ms
	按键响应时间 – 待机模式 BS211C-1	—	FWU 开路	100	150	250	ms
		—	FWU 接地	70	90	110	ms
	按键响应时间 – 待机模式 BS212C-1/BS213C-1/ BS214C-1/BS214C-2	—	—	100	150	250	ms
	按键响应时间 – 待机模式 BS216C-1/BS218C-2	—	LSC 开路 (除能)	100	150	250	ms
		—	LSC 接地 (使能)	400	600	1000	ms
	按键响应时间 – 待机模式 BS218C-3	—	LSC 除能 / IRQ 使能	100	150	250	ms
—		LSC 使能 / IRQ 使能	400	600	1000	ms	

符号	参数	测试条件		最小	典型	最大	单位
		V _{DD}	条件				
t _{KH}	最长按键保持时间 BS211C-1/BS212C-1/ BS213C-1/BS214C-1/ BS214C-2/BS216C-1/ BS218C-2	—	—	60	64	68	s
	最长按键保持时间 BS218C-3		MaximumKeyHoldTime=15	60	64	68	s
t _{CAL}	自动校正周期 – 正常模式	—	—	—	1	—	s
	自动校正周期 – 待机模式	—	—	—	2	—	s
t _{NS}	正常模式 → 待机模式时间 (BS218C-3 除外)	—	—	7	8	9	s

串行接口电气特性

BS214C-2/BS218C-2 适用

T_a=25°C

符号	参数	测试条件		最小	典型	最大	单位
		V _{DD}	条件				
T _{START}	Start 位低电平时间	—	—	—	—	t _{NS}	s
T _{LOW}	Clock 低电平时间	—	—	20	—	—	μs
T _{HIGH}	Clock 高电平时间	—	—	20	—	—	μs
T _{BR}	数据传输率	—	—	—	—	25	Kbps
T _{ED}	数据读取错误时，到下次再读取的间隔时间	—	—	6	—	—	ms

I²C 接口电气特性

BS218C-3 适用

T_a=25°C

符号	参数	测试条件		最小	典型	最大	单位
		V _{DD}	条件				
T _{LOW}	Clock 低电平时间	—	—	5	—	—	μs
T _{HIGH}	Clock 高电平时间	—	—	5	—	—	μs
T _{BR}	数据传输率	—	—	—	—	100	Kbps
T _{TO}	溢出周期	—	—	—	64	—	ms
T _{WRL}	寄存器写 / 读操作时间限制	—	—	—	—	6	s

功能描述

介绍

BS21x 系列触控按键芯片提供一种简单且可靠的方法来满足不同需要 1~8 个触控按键的需求。只需较少外部组件即可实现触控键的应用，除了简单的并行输出外，还提供 2 线串行接口，方便与外部 MCU 之间的通信。

感度的调节也很容易，只需在触控输入引脚上加一个小电容，即可调整不同的感度。内建的抗电压波动功能，更可省去一个 LDO 的成本。

选项表

OMS/LSC 选项表

BS216C-1 及 BS218C-2 提供 2 个 Option，增加应用上的弹性。

• OMS Option

	OMS (输出模式选择)	说明
BS216C-1	开路	NMOS 输出 (内建上拉), 低有效
	接地	CMOS 输出, 高有效
BS218C-2	开路	2 线串口模式
	接地	4 线二进制并口模式

• LSC Option

	LSC (低待机电流)	说明
BS216C-1/ BS218C-2	开路 (除能)	一般省电模式
	接地 (使能)	更省电模式 (唤醒时间增加至 0.5~1 秒)

I²C 选项表

BS218C-3 通过 I²C 接口设置的 Option。

• IRQ_OMS/STANDBY MODE Option

地址	bit7	bit6	bit5	bit4	bit3	bit2	bit1	bit0	R/W
0B0H	—					STANDBY MODE	IRQ_OMS		R/W

名称	预设值	功能
STANDBY MODE	0	0: 省电功能 1: 不进入省电
IRQ_OMS	0	0: Level hold (低有效) 1: One-shot (低有效)

• DEBOUNCE Option

地址	bit7	bit6	bit5	bit4	bit3	bit2	bit1	bit0	R/W
0B2H	1	0	0	0	DEBOUNCE				R/W

名称	预设值	功能
DEBOUNCE	0001	0000: 去抖设置为 1 次 0001: 去抖设置为 2 次 ⋮ 1110: 去抖设置为 15 次 1111: 去抖设置为 16 次

• MaximumKeyHoldTime/TOUCH FREQ/SENSITIVE Option

地址	bit7	bit6	bit5	bit4	bit3	bit2	bit1	bit0	R/W
0B3H	MaximumKeyHoldTime				0	TOUCH FREQ	SENSITIVE		R/W

名称	预设值	功能
MaximumKeyHoldTime	1111	最长按键时间 0000: 关闭 0001: 4 秒 0010: 8 秒 0011: 12 秒 ... 1110: 56 秒 1111: 60 秒 注: 最长按键时间为 MaximumKeyHoldTime×4 秒 (除了 0000 是关闭)
TOUCH FREQ	00	00: 触控频率设置 1 01: 触控频率设置 2 10: 触控频率设置 3 11: 禁用
SENSITIVE	1	0: 低感度 1: 高感度

● LSC Option

地址	bit7	bit6	bit5	bit4	bit3	bit2	bit1	bit0	R/W
0B4H	1	LSC	0	1	1	0	0	0	R/W

名称	预设值	功能
LSC	1	0: 一般省电模式 1: 更省电模式 (唤醒时间增加至 0.5~1 秒)

● 触控按键唤醒功能 Option

地址	名称	bit7	bit6	bit5	bit4	bit3	bit2	bit1	bit0	R/W
BS218C-3 0B5H~0BCH	Kn_TH KnWU	0	Key n 触发阈值						R/W	

名称	预设值	功能
KnWU	0	0: 开启按键唤醒功能 1: 关闭按键唤醒功能

● Standby Time Control Option

地址	bit7	bit6	bit5	bit4	bit3	bit2	bit1	bit0	R/W
E0H	0	Standby time value							R/W

名称	预设值	功能
Standby Time Control	127	0~7: 不能使用 8: 512ms 9: 576ms 10: 640ms ⋮ 127: 8128ms

注: 1. 当时间达到预设值时将会自动进入待机模式。

2. 正常模式进入待机模式时间 (Typ.) = 64ms × standby time value.

工作模式

BS21x 系列芯片具有两种工作模式，待机模式和正常模式。系统上电后 8 秒内如无按键被触摸，自动进入待机模式，以减少功耗。一旦有任意键 (BS218C-3 可单独设置唤醒键) 被触摸，可唤醒 BS21x 芯片，进入正常模式，并输出按键状态，待所有键都松掉，8 秒后再次进入待机模式。

触控按键输出

BS211C-1/BS212C-1/BS213C-1/BS214C-1 所有的触控按键的输出引脚均为 NMOS 类型且内建上拉电阻，不需外加电阻。没有按键触摸动作发生时逻辑电平为高，当芯片侦测到触控键按下时，其对应输出口会输出低电位。

BS216C-1 除了 NMOS 输出类型，还可让用户选择的 CMOS 输出类型，没有按键触摸动作发生时逻辑电平为低，当芯片侦测到触控键按下时，其对应输出口会输出高电位。

串行接口

BS214C-2 和 BS218C-2 配备有一个串行接口，允许与外部设备进行简单的通信。当触控芯片侦测到触控键被按下时，会在 Data 脚输出低电位，可唤醒主机，主机在接收到低电位后，由 Clock 脚输出时钟信号，并从 Data 脚回读按键值。

当在 Clock 脚输入低电位时，触控芯片准备数据，Clock 脚送出高电位后，主机从 Data 线读取数据。每次读取数据以 8 个时钟信号一组。也可用轮询的方式直接读取键值，不必等待 Start 位。

当数据读取错误时，需等 6ms 左右，才能再重新读取一次。

4-key 数据结构

当 Clock 引脚接收到时钟信号，触控芯片将会产生一个 8 位的数据字节，并从 Data 引脚移出。其中 Bit6~Bit4 产生校验和，用来表示被触控按键的总数。例如校验和为“010”，这意味着有两个键被触摸。至于是哪个按键被触摸，可以查看 Bit3~Bit0 位状态。Bit3~Bit0 用于指示相应的触控按键 Key4~Key1 是否被触摸。若为零则表明相应的按键被触摸，若为 1，则表明相应按键未被触摸。

Start bit: 当按键状态改变时，由 Data 脚送出低电位，唤醒主机，主机读取键值

Bit0: Key1 状态 (0 = 按键, 1 = 松键)

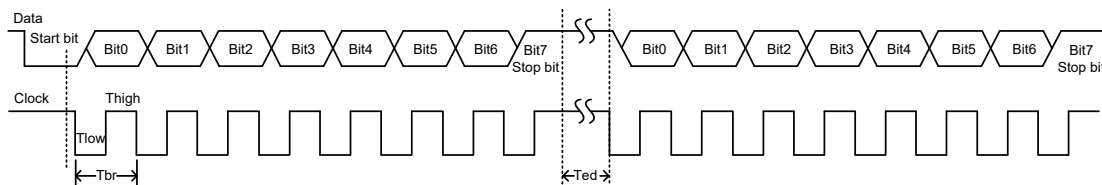
Bit1: Key2 状态 (0 = 按键, 1 = 松键)

Bit2: Key3 状态 (0 = 按键, 1 = 松键)

Bit3: Key4 状态 (0 = 按键, 1 = 松键)

Bit6~4: 核对总数：“0”的总数，即被触控按键的总数。

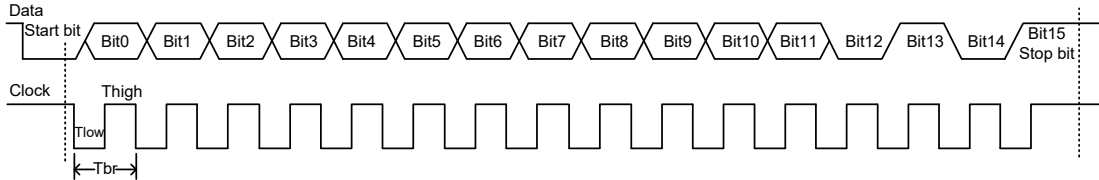
Bit7: 停止位，永远为“1” (高状态)



BS214C-2 时序图

位	7	6~4	3~0	说明
功能	停止位	校验和	Key4~Key1 状态	0: 触摸 / 1: 未触摸
数据流	1	1 0 0	0000	校验和 = 100, 四个按键被触摸
		0 1 1	0001, 0010, 0100 或 1000	校验和 = 011, 三个按键被触摸
		0 1 0	0011, 0101, 0110, 1001, 1010 或 1100	校验和 = 010, 两个按键被触摸
		0 0 1	0111, 1011, 1101 或 1110	校验和 = 001, 一个按键被触摸
		0 0 0	1111	校验和 = 000, 没有按键被触摸

4-key 串行数据流格式



BS218C-2 时序图

8-key 数据结构

当 Clock 引脚接收到时钟信号，触控芯片将会产生一个 16 位的数据字节，并从 Data 引脚移出。其中 Bit11~Bit8 产生校验和，用来表示被触控按键的总数。例如校验和为“0010”，这意味着有两个键被触摸。至于哪个按键被触摸，可以查看 Bit7~Bit0 位状态。Bit7~Bit0 用于指示相应的触控按键 Key8~Key1 是否被触摸。若为零则表明相应的按键被触摸，若为 1，则表明相应按键未被触摸。

Start bit: 当按键状态改变时，由 Data 脚送出低电位，唤醒主机，主机读取键值

Bit0: Key1 状态 (0 = 按键, 1 = 松键)

Bit1: Key2 状态 (0 = 按键, 1 = 松键)

Bit2: Key3 状态 (0 = 按键, 1 = 松键)

Bit3: Key4 状态 (0 = 按键, 1 = 松键)

Bit4: Key5 状态 (0 = 按键, 1 = 松键)

Bit5: Key6 状态 (0 = 按键, 1 = 松键)

Bit6: Key7 状态 (0 = 按键, 1 = 松键)

Bit7: Key8 状态 (0 = 按键, 1 = 松键)

Bit11~8: 核对总数 - “0”的总数，即被触控按键的总数。

Bit15~12: 停止位，永远为“1010B”。

位	15~12	11~8	7~0	说明
功能	停止位	校验和	Key8~Key1 状态	0: 触摸 / 1: 未触摸
数据流	1010	1000	00000000	校验和 = 1000, 8 个按键被触摸
		0111	00000001, 00000010, 00000100, 00001000, 00010000, 00100000, 01000000 或 10000000	校验和 = 0111, 7 个按键被触摸
		0110	00000011, 00000110, 00011000, 00110000, 11000000 或 10000001...	校验和 = 0110, 6 个按键被触摸
		0101	00000111, 00001110, 11100000, 10000011, 10000110, 10001100 或 10011000...	校验和 = 0101, 5 个按键被触摸
		0100	00001111, 00011110, 00111100, 01111000, 11110000 或 10000111...	校验和 = 0100, 4 个按键被触摸
		0011	00011111, 00111110, 01111100, 11111000, 10001111 或 11000111.....	校验和 = 0011, 3 个按键被触摸
		0010	00111111, 01111110, 11111100, 01111110, 01111101 或 01111011...	校验和 = 0010, 2 个按键被触摸
		0001	11111110, 11111101, 11111011, 11110111, 11101111, 11011111, 10111111 或 01111111	校验和 = 0001, 1 个按键被触摸
		0000	11111111	校验和 = 0000, 没有按键被触摸

8-key 串行数据流格式

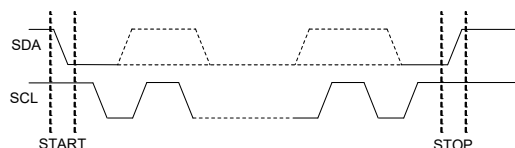
并行接口

BS218C-2 同时提供并行接口的功能, 允许与外部设备进行键值的传递, 选择并行接口为输出类型时, 触控按键值只能同时反应一个键, 不能同时反应多个键。没有触控键按下时, BIN3~BIN0 均为高电平, 当有任意按键被按下时 BIN3 必为低电平, 同时可用来唤醒主机, BIN2~BIN0 则表示被按下的键值, 如下表所示:

被触摸按键	BIN3	BIN2	BIN1	BIN0
No key	1 (高)	1	1	1
Key1	0 (低)	1	1	1
Key2	0	1	1	0
Key3	0	1	0	1
Key4	0	1	0	0
Key5	0	0	1	1
Key6	0	0	1	0
Key7	0	0	0	1
Key8	0	0	0	0

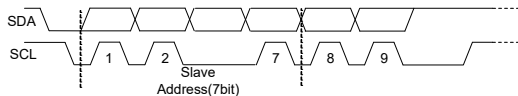
I²C 接口

起始条件与停止条件

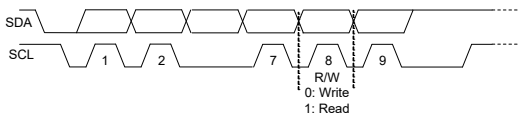


从机地址

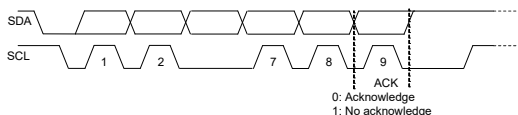
起始条件 (Start) 后发送 7bit 从机地址, BS21x-3 从机地址是 0x50 (从机地址 + R/W=0xA1 或 0xA0)。



读写位

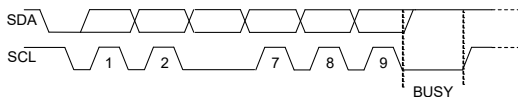


应答位



从机忙碌

一笔数据 (8bit +ACK) 完成后, 从机开始处理数据 (从机忙碌), 无法接收下一笔数据, 此时从机将 SCL 拉低, 主机需等待 SCL 变为高电平时才可以继续进行数据传送。



● 主机读 BS21x-3



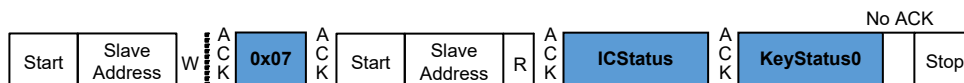
● 主机写 BS21x-3



PC 溢出时间为 64ms。

读取状态输出寄存器

主机对 BS218C-3 读取状态的结构。



BS218C-3 状态输出寄存器

地址	名称	bit7	bit6	bit5	bit4	bit3	bit2	bit1	bit0	R/W
07H	ICStatus	—	—	—	—	—	—	—	ResetFlag	R
08H	KeyStatus0	Key8	Key7	Key6	Key5	Key4	Key3	Key2	Key1	R

ResetFlag=0: IC 初始化

ResetFlag=1: 此地址被读取过

详细操作方式请参考 IRQ 说明

KeyN=0: 无按键

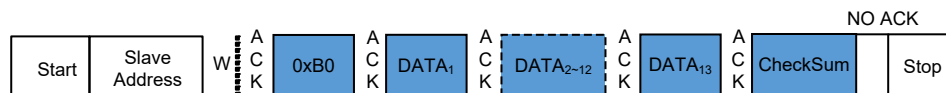
KeyN=1: 有按键

N=1~8

BS218C-3 写设置寄存器

主机对 BS218C-3 写入设置时，从 0xB0 开始连续写入 14 个数据字节，最后字节是校验和。

Checksum (8-bit): DATA1 + DATA2 + ... + DATA13



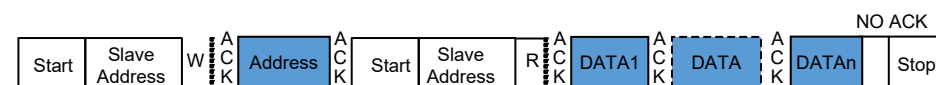
当设定被改变时，触控按键模块会被复位，约 0.8 秒后，按键模块才能正常动作。

BS218C-3 读取设置寄存器

主机对 BS218C-3 读取 1 个设置字节。



主机对 BS218C-3 读取 n 个设置字节。



BS218C-3 的触控按键的设置寄存器

地址	名称	bit7	bit6	bit5	bit4	bit3	bit2	bit1	bit0	R/W
B0H	Option1	—						STANDBY MODE	IRQ_OMS	R/W
B1H	Reserve	—								R/W
B2H	Reserve	1	0	0	0	DEBOUNCE			R/W	
B3H	Option2	MaximumKeyHoldTime				0	TOUCH FREQ	SENSITIVE	R/W	
B4H	Option3	1	LSC	0	1	1	0	0	0	R/W
B5H	K1_TH	K1WU	Key1 触发阈值						R/W	
B6H	K2_TH	K2WU	Key2 触发阈值						R/W	
B7H	K3_TH	K3WU	Key3 触发阈值						R/W	
B8H	K4_TH	K4WU	Key4 触发阈值						R/W	
B9H	K5_TH	K5WU	Key5 触发阈值						R/W	
BAH	K6_TH	K6WU	Key6 触发阈值						R/W	
BBH	K7_TH	K7WU	Key7 触发阈值						R/W	
BCH	K8_TH	K8WU	Key8 触发阈值						R/W	
BDH	Check sum	Check sum								R/W
E0H	Standby time control	0	Standby time value						R/W	

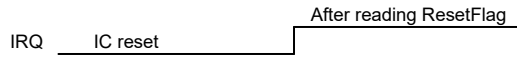
注：触发阈值建议设置 < 64

IRQ 功能

IRQ 兼具 IC reset 通知、按键成立 / 状态改变通知。

Reset 通知模式:

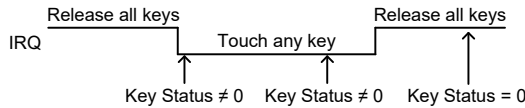
当 IC reset 时, 会持续将 IRQ 拉低, 拉低后主机必须去读取 ResetFlag
读取完 ResetFlag 后才会转换为“按键通知模式”。



按键通知模式:

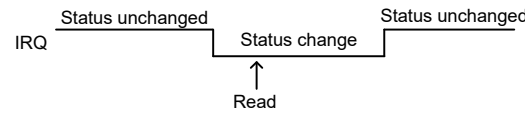
i. IRQ_OMS=0 (level hold, 低有效)

主机在 IRQ 低电平时读取按键数据, 当按键数据为 0 时停止读取



ii. IRQ_OMS=1 (one-shot, 低有效)

主机在 IRQ 低电平时读取按键数据



不使用 IRQ 功能:

主机使用轮询 (Polling) 方式读取按键数据, 建议读取按键状态时须随时注意 ResetFlag, 当发现 IC 复位时, 需实时的将 option 修正, 省电产品建议使用 IRQ, 才得以保持最佳状态。

最长按键持续时间

为尽量减少如不小心碰触到感应电极等此类的无意按键检测, 芯片内部设置了最长按键持续时间功能。当某个触控按键按下时, 内部定时器开始计时, 一旦按键按下的时间过长, 超越配置的秒数后, 触控芯片会忽略该被触摸键的状态, 重新校准, 获取新的基准值, 同时输出状态重置为初始状态。

自动校准功能

上电后, 芯片会进行初始化, 取得第一次基准值, 接下来, 若在正常模式下 1s 内, 待机模式下 2s 内, 没有按键被按下, 触控芯片在固定的时间周期到后, 将自动校准基准值, 使得基准值可以根据外界环境进行动态的变化。

抗电压波动功能

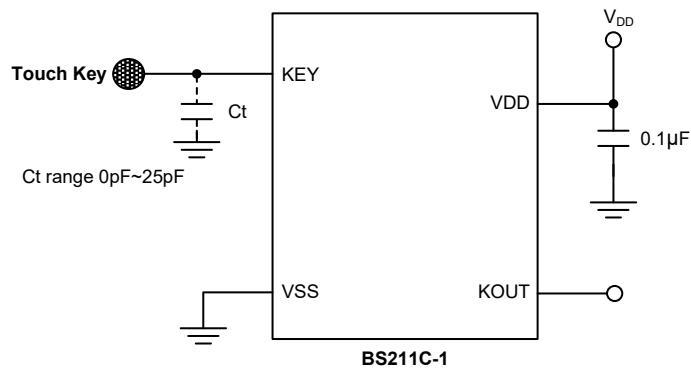
BS21x 系列芯片内建抗电压波动功能, 可防止因外围大电流驱动, 工作电压瞬间跌落所造成的触控按键误动作现象, 不需外加 LDO 来处理电压跌落的问题。

感度调整

在大多数应用中根据用户的需求调整触控按键的灵敏度是一个非常重要的考虑因素。可通过改变 PCB 电极的大小及铺地面积 (电极正下方), 或者改变绝缘材料的厚度调整感度。BS21x 系列 (BS218C-3 除外) 提供在触摸输入引脚上外加电容的方式来调整不同的感度需求; 而 BS218C-3 则是通过 I²C 进行设置来调整不同的感度需求。触发阈值调整范围 8~63。

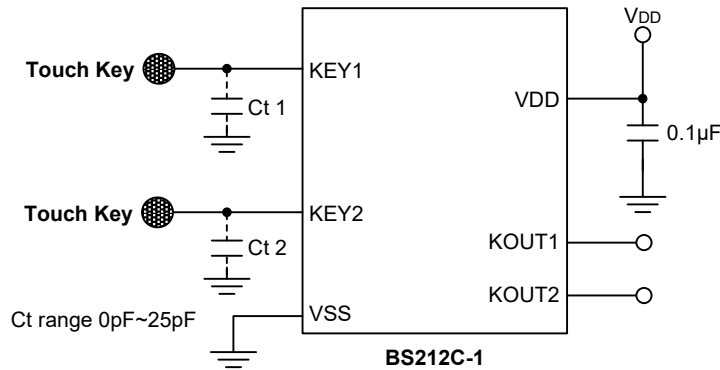
应用电路

BS211C-1



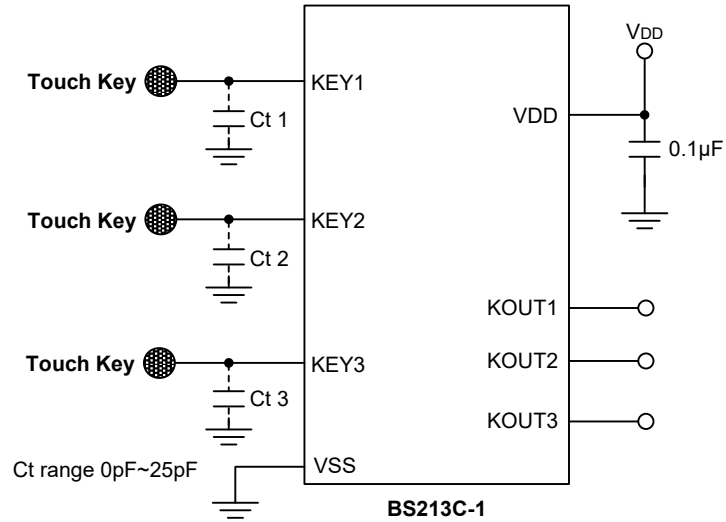
- 注: 1. Ct (C threshold) 调整“触发阈值”电容, 范围: 0~25pF
2. 调整 Ct 可改变敏感度值。Ct 值越大, 敏感度越低。(0pF 表示不外加 Ct)

BS212C-1



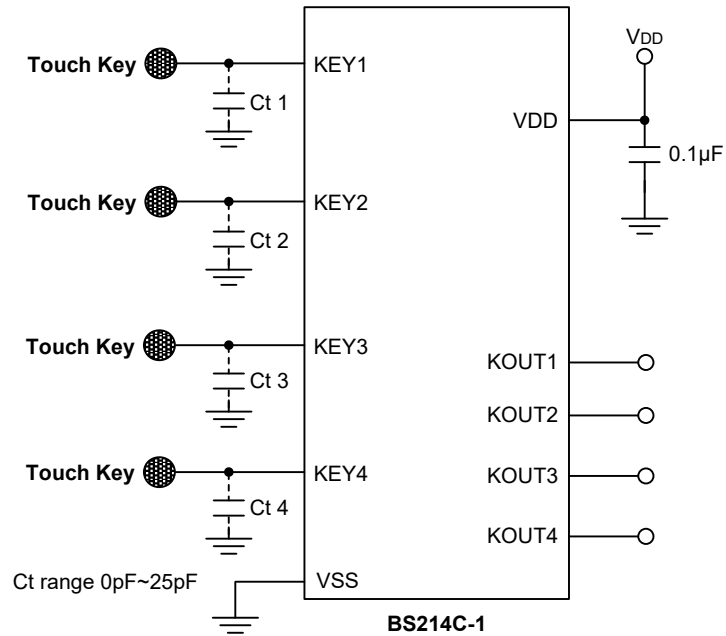
- 注: 1. Ct (C threshold) 调整“触发阈值”电容, 范围: 0~25pF
2. 调整 Ct 可改变敏感度值。Ct 值越大, 敏感度越低。(0pF 表示不外加 Ct)

BS213C-1



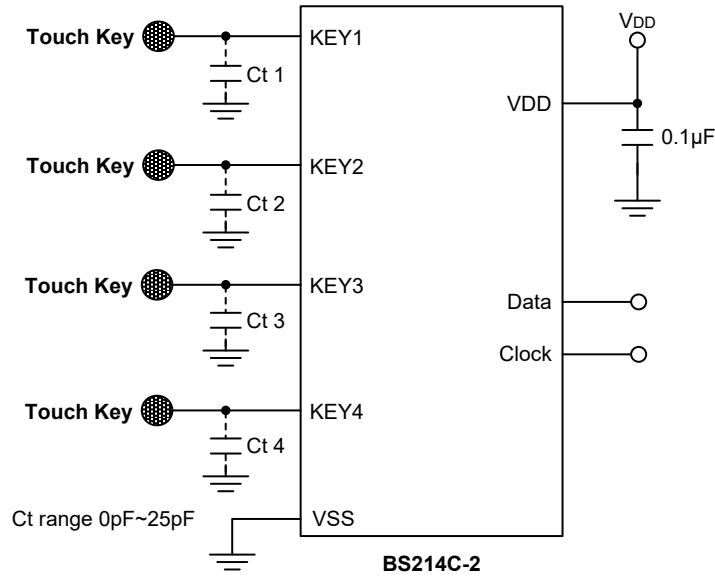
- 注: 1. Ct (C threshold) 调整“触发阈值”电容, 范围: 0~25pF
2. 调整 Ct 可改变敏感度值。Ct 值越大, 敏感度越低。(0pF 表示不外加 Ct)

BS214C-1



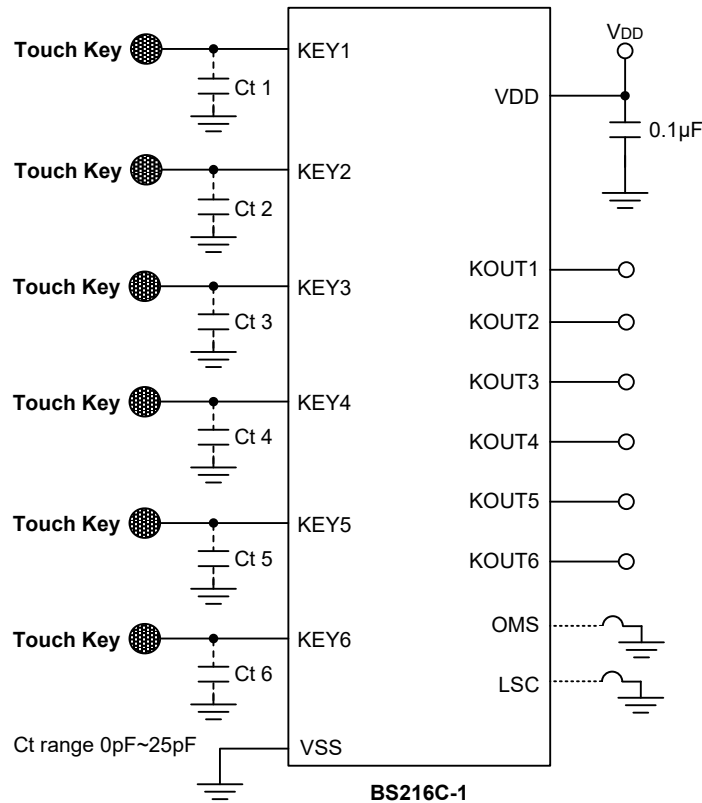
- 注: 1. Ct (C threshold) 调整“触发阈值”电容, 范围: 0~25pF
2. 调整 Ct 可改变敏感度值。Ct 值越大, 敏感度越低。(0pF 表示不外加 Ct)

BS214C-2



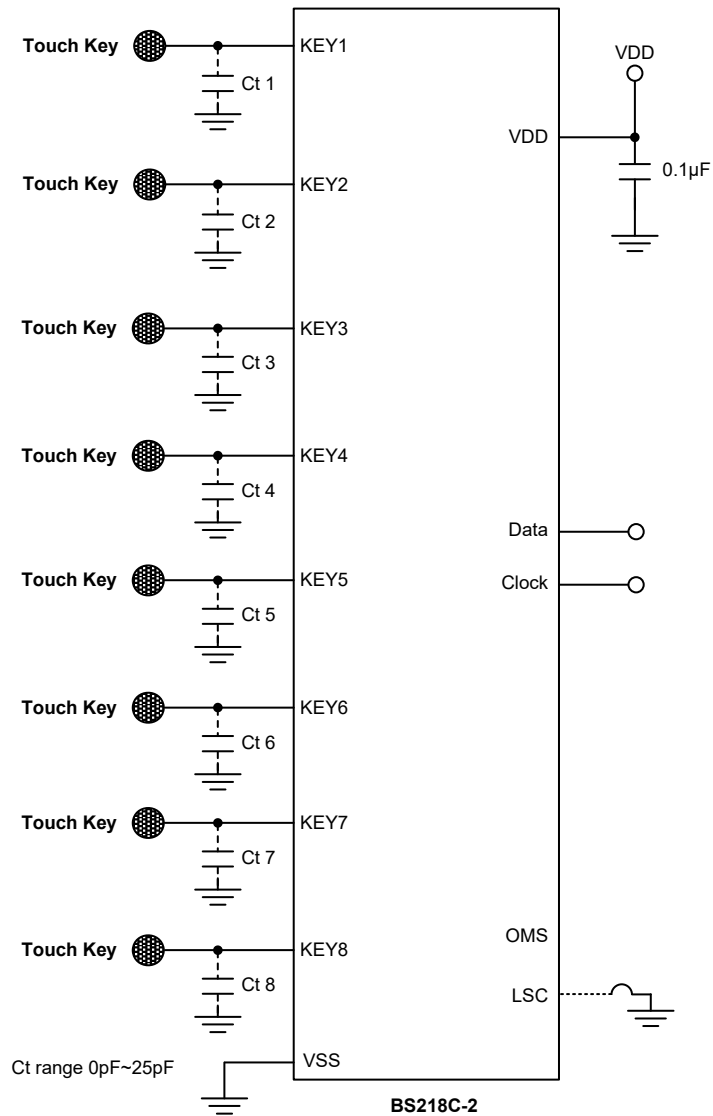
- 注: 1. Ct (C threshold) 调整“触发阈值”电容, 范围: 0~25pF
 2. 调整 Ct 可改变敏感度值。Ct 值越大, 敏感度越低。(0pF 表示不外加 Ct)

BS216C-1



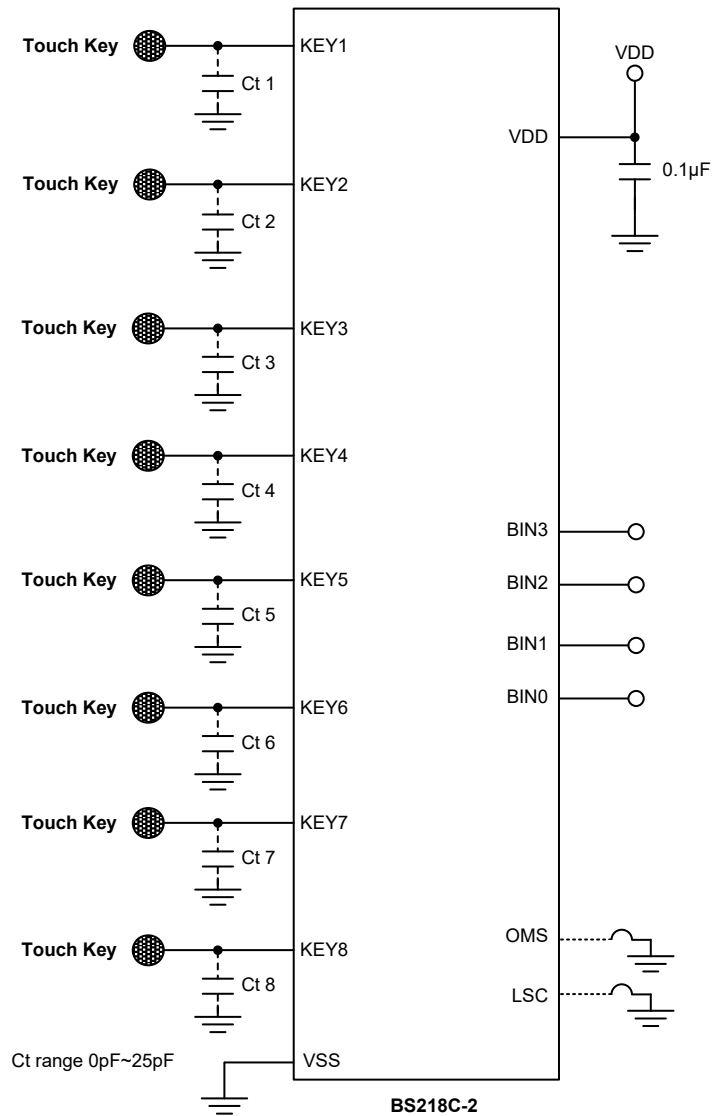
- 注: 1. Ct (C threshold) 调整“触发阈值”电容, 范围: 0~25pF
 2. 调整 Ct 可改变敏感度值。Ct 值越大, 敏感度越低。(0pF 表示不外加 Ct)

BS218C-2 (串口模式)



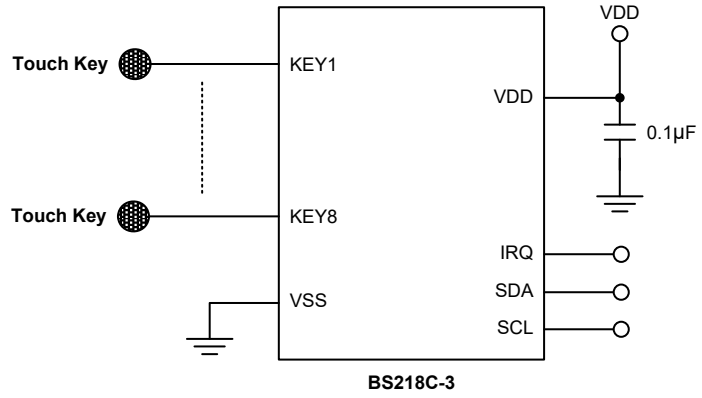
注: 1. Ct (C threshold) 调整“触发门槛”电容, 范围: 0~25 pF
2. 调整 Ct 可改变敏感度值。Ct 值越大, 敏感度越低。(0pF 表示不外加 Ct)

BS218C-2 (并口模式)



注：1. Ct (C threshold) 调整“触发阈值”电容，范围：0~25 pF
 2. 调整 Ct 可改变感度值。Ct 值越大，感度越低。(0pF 表示不外加 Ct)

BS218C-3



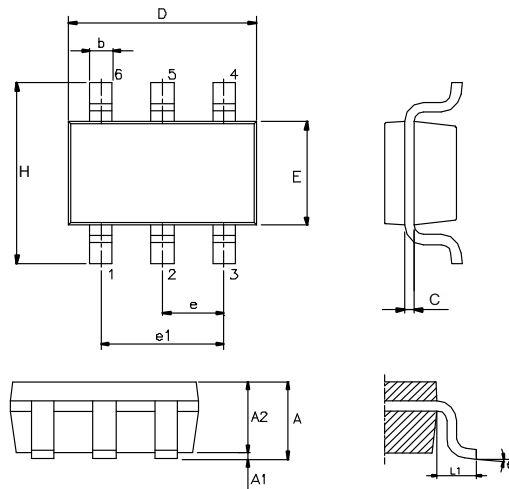
封装信息

请注意，这里提供的封装信息仅作为参考。由于这个信息经常更新，提醒用户咨询 [Holtek 网站](#) 以获取最新版本的[封装信息](#)。

封装信息的相关内容如下所示，点击可链接至 Holtek 网站相关信息页面。

- 封装信息 (包括外形尺寸、包装带和卷轴规格)
- 封装材料信息
- 纸箱信息

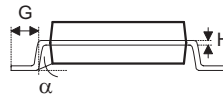
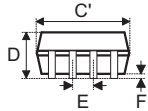
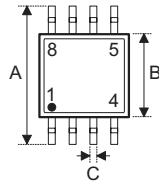
6-pin SOT23-6 外形尺寸



符号	尺寸 (单位: inch)		
	最小值	典型值	最大值
A	—	—	0.057
A1	—	—	0.006
A2	0.035	0.045	0.051
b	0.012	—	0.020
C	0.003	—	0.009
D	0.114 BSC		
E	0.063 BSC		
e	0.037 BSC		
e1	0.075 BSC		
H	0.110 BSC		
L1	0.024 BSC		
θ	0°	—	8°

符号	尺寸 (单位: mm)		
	最小值	典型值	最大值
A	—	—	1.45
A1	—	—	0.15
A2	0.90	1.15	1.30
b	0.30	—	0.50
C	0.08	—	0.22
D	2.90 BSC		
E	1.60 BSC		
e	0.95 BSC		
e1	1.90 BSC		
H	2.80 BSC		
L1	0.60 BSC		
θ	0°	—	8°

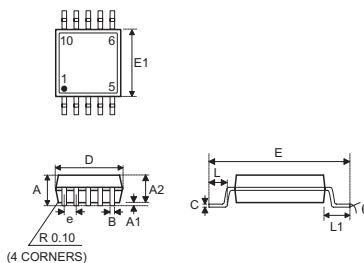
8-pin SOP (150mil) 外形尺寸



符号	尺寸 (单位: inch)		
	最小值	典型值	最大值
A	0.236 BSC		
B	0.154 BSC		
C	0.012	—	0.020
C'	0.193 BSC		
D	—	—	0.069
E	0.050 BSC		
F	0.004	—	0.010
G	0.016	—	0.050
H	0.004	—	0.010
α	0°	—	8°

符号	尺寸 (单位: mm)		
	最小值	典型值	最大值
A	6.00 BSC		
B	3.90 BSC		
C	0.31	—	0.51
C'	4.90 BSC		
D	—	—	1.75
E	1.27 BSC		
F	0.10	—	0.25
G	0.40	—	1.27
H	0.10	—	0.25
α	0°	—	8°

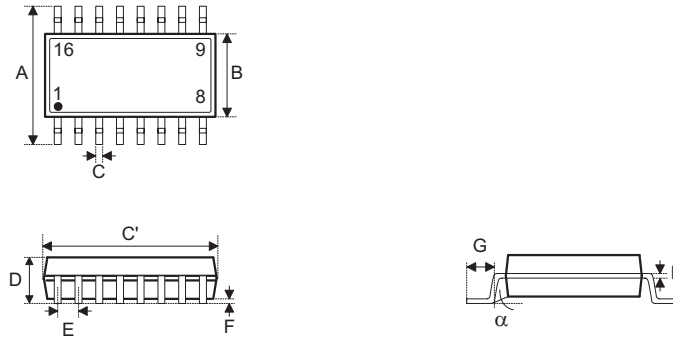
10-pin MSOP 外形尺寸



符号	尺寸 (单位: inch)		
	最小值	典型值	最大值
A	—	—	0.043
A1	0.000	—	0.006
A2	0.030	0.033	0.037
B	0.007	—	0.013
C	0.003	—	0.009
D	0.118 BSC		
D1	0.059	—	0.076
E	0.193 BSC		
E1	0.118 BSC		
E2	0.055	—	0.071
e	0.020 BSC		
L	0.016	0.024	0.031
L1	0.037 BSC		
y	—	0.004	—
θ	0°	—	8°

符号	尺寸 (单位: mm)		
	最小值	典型值	最大值
A	—	—	1.10
A1	0.00	—	0.15
A2	0.75	0.85	0.95
B	0.17	—	0.33
C	0.08	—	0.23
D	3.00 BSC		
D1	1.51	—	1.93
E	4.90 BSC		
E1	3.00 BSC		
E2	1.40	—	1.80
e	0.50 BSC		
L	0.40	0.60	0.80
L1	0.95 BSC		
y	—	0.10	—
θ	0°	—	8°

16-pin NSOP (150mil) 外形尺寸



符号	尺寸 (单位: inch)		
	最小值	典型值	最大值
A	0.236 BSC		
B	0.154 BSC		
C	0.012	—	0.020
C'	0.390 BSC		
D	—	—	0.069
E	0.050 BSC		
F	0.004	—	0.010
G	0.016	—	0.050
H	0.004	—	0.010
α	0°	—	8°

符号	尺寸 (单位: mm)		
	最小值	典型值	最大值
A	6.00 BSC		
B	3.90 BSC		
C	0.31	—	0.51
C'	9.90 BSC		
D	—	—	1.75
E	1.27 BSC		
F	0.10	—	0.25
G	0.40	—	1.27
H	0.10	—	0.25
α	0°	—	8°

Copyright© 2024 by HOLTEK SEMICONDUCTOR INC. All Rights Reserved.

本文件出版时 HOLTEK 已针对所载信息为合理注意，但不保证信息准确无误。文中提到的信息仅是提供作为参考，且可能被更新取代。HOLTEK 不担保任何明示、默示或法定的，包括但不限于适合商品化、令人满意的质量、规格、特性、功能与特定用途、不侵害第三方权利等保证责任。HOLTEK 就文中提到的信息及该信息之应用，不承担任何法律责任。此外，HOLTEK 并不推荐将 HOLTEK 的产品使用在会由于故障或其他原因而可能会对人身安全造成危害的地方。HOLTEK 特此声明，不授权将产品使用于救生、维生或安全关键零部件。在救生 / 维生或安全应用中使用 HOLTEK 产品的风险完全由买方承担，如因该等使用导致 HOLTEK 遭受损害、索赔、诉讼或产生费用，买方同意出面进行辩护、赔偿并使 HOLTEK 免受损害。HOLTEK (及其授权方，如适用) 拥有本文件所提供信息 (包括但不限于内容、数据、示例、材料、图形、商标) 的知识产权，且该信息受著作权法和其他知识产权法的保护。HOLTEK 在此并未明示或暗示授予任何知识产权。HOLTEK 拥有不事先通知而修改本文件所载信息的权利。如欲取得最新的信息，请与我们联系。